Architektura počítačů

[ComputerOrganizationAndDesign](http://ac.aua.am/Arm/Public/2017-Spring-Computer-Organization/Textbooks/ComputerOrganizationAndDesign5thEdition2014.pdf)

Operační paměti

Techonologie, tranzistory, intergovaný obvody

Hard disky

Vrstvy OS

Program → kód

Abstrakce

Rychlosti

Instrukční sada

Faktory výkonosti:

Algoritmus

Programovací jazyk

Procesor, paměť

I/O subsystém

Instrukce

Instrukční sada (napr. MIPS)

---

Regisry a operace

hardwarové řešení operací

paměť

MUX, Binary to 1-hot

Skoky, podminene, navratove

Ticky

Zřetězené zpracování instrukcí

Pipeline

Paralelismus